

『AW 設計でのノイズ対策について』 (JPCA 設計委員会主催勉強会) 受講者募集中

1. 開催日時： 令和4年11月8日（火）
2. 開催方式： Zoomウェビナー
3. 参加費： 無料
4. 勉強会テーマ：『AW設計でのノイズ対策について』

<プログラム>

第1部 (15:00~15:50)



『EMC対策基板設計』

講師：前田 真一 氏 (KEI Systems, Inc. 代表取締役社長)

【主な内容】 EMC - PI - SI の相互関係、コモンモードとディファ
エンシャルモード、発生源（基板）一経路一、アンテナ、近傍
界、遠方界、自家中毒、対策設計

第2部 (16:00~16:50)



『エリック・ボガティンにみるレイアウト設計のトレードオフ』

講師：須藤 俊夫 氏 (芝浦工業大学 名誉教授 IEEE Fellow)

【主な内容】 SI/PI入門書としての増補改訂版「高速デジタル信号の
伝送技術」の翻訳本の内容を主として解説

5. お申込みについて：

11月1日(火)迄に、sekkei@jpca.org に、勉強会受講希望 と記載し、

お名前、会社名、所属部署、役職、E-mailアドレス（招待メール送信用）の情報を
ご連絡ください。

なお、設計委員会に「次回以降に期待するセミナーテーマ」を合わせて送信頂い
た場合は、11月9日以降に、講演資料（講師の許可範囲）をデータ送信いたします。

6. 本件お問合せ：メールにてお願いいたします。

設計委員会担当事務局 萩原：hagiwara@jpca.org

以上